

2. Direct link to similar patents in KIPRIS

Click "Korean"



SEARCH TODAY KIPRIS PR GUIDE KIPRIS

Patent Design Trademark KPA



Korea Intellectual Property Rights Information Service

All Search History

ENGLISH

Move to Korean page

특허정보넷 키프리스

지식재산권 검색

특허·실용신안 디자인 상표 심판 KPA 해외특허 해외상표 해외디자인 인터넷기술공저 아이디어공모전 문장검색

KIPRIS 특허정보검색서비스

전체 [Search Icon]

금융 | 창틀프레임 | 마스크 | 포장 | 광동제약 | LE | BEAM



초보자 검색 바로가기 단계별, 번호, 인명, 문장 검색

권리별 도움말

사이트 이용안내

검색 가이드

검색팁 & 노하우

공지사항 [서비스 점검] KIPRIS 서비스 점검 안내 <<특허정보넷 키프리스 서비스 점검 안내>> 안녕하십니까? KIPRIS 서비스에 많은 관심을 보내주시는 이용자 여러분께

웹진 17호 보기 구독 신청



Click "patent"

Search bar containing text: Patent ex)1020050012345, phone, H03L, HONG, Gil Dong

Search History mask (김치+겉절이+KIMCHI+... (김치+겉절이+KIMCHI+... (김치+겉절이+KIMCHI+...

Integrated Search

Patent

Smart Search > Click here! for advanced search

Select View Excel Print Setting Search Guide Manual 30 items per page GO

Input a keyword

Search bar containing text: Patent mask

Search History mask (김치+겉절이+KIMCHI+... (김치+겉절이+KIMCHI+... (김치+겉절이+KIMCHI+...

Integrated Search

Patent

Smart Search > Click here! for advanced search

Select View Excel Print Setting Search Guide Manual 30 items per page GO

Total 58,790 Articles (1 / 1,960 Pages) < Prev 1 2 3 4 5 6 7 8 9 10 Next

[1] Optimal printing method for solder mask screen (인쇄회로기판제조의 Solder Mask Screen 인쇄 방법)



Application No.(Date) : 1020130167442 (2013, 12, 30)
IPC : H05K 3/34
Applicant : DAP CORP.
Right holder(current) : DAP CORP.

KPA (Korea Patent Abstract) The present invention relates to a method to manufacture a printed circuit board (PCB) and, more specifically, to the development of a method to prevent a short circuit in the progress of surface mount technology (SMT) by equally applying a solder mask to a surface of a final layer...

Category

Patent Utility model

Sort

Select

Select

Administrative Status

- Entire
Unexamined
Withdrawn
Ended
Abandoned
Invalidated

- Help
Q&A
Data C
Save C
View M
Save M
Save A
Online

Real-time

Today KIPRIS

- 1 ENER
2 F25D
3 1020
4 BLOC
5 1020

통합검색

특허·실용신안

권리구분 특허 실용

정렬

선택

선택

행정상태

전체 공개 취하

소멸 포기 무효

거절 등록

확인

분류통계

검색결과에서 아래 항목별로 최대 20개 년도로 분류통계가 가능합니다.

등록년도 선택

공개년도 선택

출원년도 선택

IPC 선택

출원인 선택

디자인

상표

심판

스마트검색 >

항목별 검색을 위해 이곳을 클릭해주세요.

자동스크롤 끄기



선행보기

서지정보 엑셀저장

인쇄

환경설정

초보자검색가이드

동영상매뉴얼

페이지당 30개

66

Total 58,790 Articles (1 / 1,960 Pages)

Click "유사특허" next to a name of invention

특허 [1] 인쇄회로기판제조용 Solder Mask Screen 인쇄 방법(Optimal printing method for solder mask screen)

유사특허

공보



IPC : H05K 3/34

출원번호(일자): 1020130167442 (2013. 12. 30)

출원인 : 주식회사 디에이피

최종권리자 : 주식회사 디에이피

요약

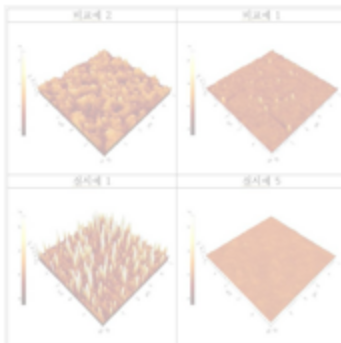
본 발명은 인쇄회로기판(Printed Circuit Board: PCB)제조 공법에 관한 것으로서, 특히, 최종층 표면에 Solder Mask를 균일하게 도포하여 부품 실장(SMT: Surface Mount Technology) 진행시 전기 접속 불량(SHORT) 발생을 예방하는 공법 개발에 관한 것이다. 본 발명의 PCB 제조의 Solder Mask Screen 인쇄 최적화 방법은, 스크린별 인쇄용 스크린을 틀에 넣어 제작하는 스크린판 제작단계; 상기 스크린판을 세정한후, 스크린판을 인쇄기에 세팅하는 스크린판 세팅단계; 상기 스크린판 세팅단계 후, 제품(PCB)을 넣고, 정면공정을 시행하는 정면공정단계; 상기 정면공정단계 후, 제품에 인쇄도포하는 인쇄도포단계; 상기 인쇄도포단계 후, 제품을 에치거주하는 에치거주단계; 상기 에치거주단계 후 제품을 노광하는 노광단계; 상기 노광단계 후 제품을

특허 [2] Shadow mask를 이용한 유기 발광 소자제조 방법 및 상기 방법으로 제조된 유기 발광 소자.(METHOD OF FABRICATING ORGANIC LIGHT EMITTING DEVICE USING SHADOW MASK AND THE ORGANIC LIGHT EMITTING DEVICE USING IT)

유사특허

심판

공보



IPC : H01L 51/56 H05B 33/10

출원번호(일자): 1020130024264 (2013. 03. 07)

출원인 : 한국생산기술연구원

최종권리자 : 한국생산기술연구원

요약

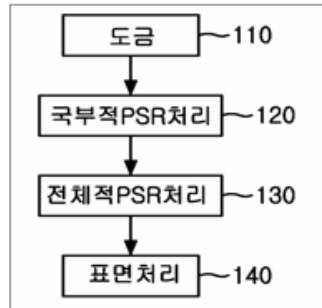
본 발명은 누설 전류를 감소시킬 수 있는 유기 발광 소자에 대한 것으로, 보다 구체적으로는 Shadow mask를 통하여 증착된 하부 전극의 누설 전류를 감소시키기 위하여, 하부 전극의 평탄화 공정을 수행함으로써, 누설 전류를 감소시킬 수 있는 유기 발광 소자의 제조 방법 및 이를 이용한 유기 발광 소자에 관한 것이다.

더 많은 유사특허정보를 원하시나요? [문장검색](#)을 이용해보세요.

Total 10 Articles (※ 유사도가 높은 상위 10건의 데이터만 제공함니다)

취하: [1] PSR 이중 도포 방법 (유사도: 65.0)

A list with similar patents will be seen



출원번호 : 1020030064006
등록번호 :
공개일자 : 2005. 03. 21

출원인 : 주식회사 팬택자산관리
등록일자 :
대리인 : 김영철

출원일자 : 2003. 09. 16
공개번호 : 1020050027655
발명자 : 강덕원

요약 본 발명은 홀과 같은 도포 취약 부분에 국부적으로 먼저 PSR 공정을 실시한 후, 자재 전체에 PSR 공정을 실시함으로써, 인쇄회로기판의 동박 노출을 방지하며, 홀로의 단락을 방지할 수 있고, ESD에 대한 취약성을 제거할 수 있는 PSR 이중 도포 방법을 제공하는데 그 목적이 있으며, 상기와 같은 목적을 달성하기 위하여, 본 발명은 자재에 홀과와 홀을 형성하기 위한 도전체를 코팅하는 도금단계; 상기 도금된 자재의 필요한 부분에 국부적으로 PSR 처리를 하는 국부적 PSR 처리단계; 자재를 전체적으로 PSR 처리하는 전체적PSR 처리단계; 및 처리된 자재의 표면처리를 통하여 인쇄회로기판을 완성하는 표면처리 단계를 포함하는 PSR 이중 도포 방법을 제공한다. PSR, 실크스크린, 마스크, PSR 노광, PSR 현상

상세보기 | 공개전문

거절: [2] 고감광성 솔더 마스크 잉크 및 이를 이용하는 인쇄회로기판 제조방법 (유사도: 63.7)

공보



출원번호 : 1020140027565
등록번호 :
공개일자 : 2015. 09. 18

출원인 : 주식회사 디에이피
등록일자 :
대리인 : 조현석

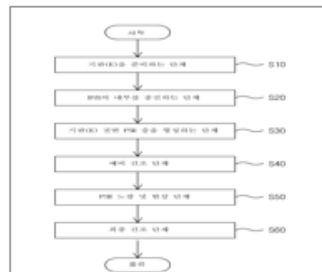
출원일자 : 2014. 03. 10
공개번호 : 1020150105694
발명자 : 최봉윤

요약 본 발명은 인쇄회로기판(Printed Circuit Board: PCB)에 사용되는 자재 개발에 관한 것으로서 특히, 최종층 표면에 부품 실장(SMT: Surface Mount Technology) 진행시 전기 접속 불량(SHORT) 발생을 방지하는 Solder Mask 잉크 및 이 잉크를 이용하는 인쇄회로기판 제조방법에 관한 것이다. 본 발명에 따른 인쇄회로기판의 제조용 고감광성 솔더 마스크 잉크에 있어서, 상기 고감광성 솔더 마스크 잉크의 성분은, 바인더 폴리머, 에폭시 레진, 포토 이니테이터, 서멀 큐어링 에이전트를 포함하며, 상기 바인더 폴리머는 33.2%, 상기 에포시 레진은 14.4%, 상기 포토 이니테이터는 4.8%, 상기 서멀 큐어링 에이전트는 0.8%인 것을 특징으로 하는 것이다. 본 발명은 인쇄회로기판에 사용되는 자재 개발에 관한 것으로서, 특히, 노광 공정 진행시 낮은 광량에서 공정 진행이 가능한 Solder Mask 잉크 개발에 관한 것으로서, 기존과 동일한 신뢰성 및 품질을 가지고 있으며, 또한, 낮은 광량 조건의 설비의 작업 Lead Time을 단축하여 생산성을 향상시키는 효과가 있다.

상세보기 | 공개전문

특허: [3] PSR이 사용되는 인쇄회로기판의 제조 방법 (유사도: 63.3)

공보



출원번호 : 1020120085598
등록번호 : 1012410690000
공개일자 :

출원인 : 주식회사 에스아이 플렉스
등록일자 : 2013. 03. 04
대리인 : 심서래, 정순옥

출원일자 : 2012. 08. 06
공개번호 :
발명자 : 이성기

요약 본 발명은 BVH 및 회로패턴을 형성된 기판(E)을 준비하는 단계(S10)와, 잉크젯을 이용하여 BVH의 내부를 충진하는 단계(S20)와, 충진이 완료된 기판(E)의 전면에 스크린 인쇄 방식으로 잉크를 전면 도포하여 PSR 층을 형성하는 단계(S30)와, 상기 PSR 층을 형성단계(S30)에서 도포된 액상의 잉크를 가 건조시켜주는 예비 건조 단계(S40)와, 건조된 기판(E)에 UV를 조사하여 기판(E)을 원하는 부위에만 PSR 층이 형성되어 남아있을 수 있도록 하는 PSR 노광 및 현상 단계(S50)와, 상기 PSR 노광 및 현상 단계를 거친 기판(E)의 잉크를 최종 경화시킬 수 있도록 하는 최종건조단계(S60)를 포함함으로써, 인쇄 횟수를 단축할 수 있으며, BVH 내에 잉크를 충진시켜 PSR 인쇄공정을 거친 뒤에도 홀 내에 잉크가 손실되거나 SKIP이 발생하는 것을 미연에 방지할 수 있도록 하는 PSR이 사용되는 인쇄회로기판 제조방법에 관한 것이다.